

DAFTAR ISI

	Halaman
KATA PENGANTAR	i
UCAPAN TERIMA KASIH.....	ii
DAFTAR ISI	iv
DAFTAR TABEL.....	vi
DAFTAR GAMBAR	vii
ABSTRAKSI	viii
BAB I PENDAHULUAN.....	1
1.1 Latar Belakang Masalah.....	1
1.2 Perumusan Masalah	2
1.3 Tujuan dan Manfaat Penelitian	2
1.4 Batasan Masalah	2
1.5 Sistematika Penelitian	3
BAB II TINJAUAN PUSTAKA	5
2.1 Landasan Teoritis	5
2.1.1 Struktur pemrograman assembly untuk AT89C51.....	5
2.1.1.1 Program sumber assembly	5
2.1.1.2 Sistim Pengalamatan	7
2.1.1.3 Ekspresi Assembler	10
2.1.1.4 Assembler Directive.....	11
2.1.1.5 Organisasi Program	14
2.1.2 Operasi Timer.....	16
2.1.3 Operasi Interupsi	22
2.2 Kerangka Pemikiran.....	26
BAB III METODE PENELITIAN	27
3.1 Jenis Penelitian.....	27
3.2 Terminologi.....	27
3.3 Teknik Pengumpulan data.....	28
3.3.1 Sumber data.....	28
3.3.2 Metode Pengambilan Data	28
3.4 Alat dan Bahan	29
3.4.1 Prinsip Kerja	29
3.5 Rancang Bangun	30
3.6 Metode Analisa Data.....	31

BAB IV PENGUJIAN RANCANGAN SISTEM	32
4.1 Penujian Software	32
4.2 Langkah Pemrograman Minimum Sistem	38
BAB V PENUTUP.....	39
5.1 Kesimpulan	39
5.2 Saran.....	39
DAFTAR PUSTAKA	40
DAFTAR RIWAYAT HIDUP.....	
LAMPIRAN.....	

DAFTAR TABEL

	Halaman
Tabel 2.1 Preoritas Interupsi	24

DAFTAR GAMBAR

	Halaman
Gambar 3.1 Blok Diagram	35
Gambar 3.2 Flowchart program	36
Gambar 4.1 Blok Diagram	38
Gambar 4.2 Flowchart program	39
Gambar 4.3 Notepad	42
Gambar 4.4 ASM51	43
Gambar 4.5 Downloader DT-51	43